



采用 Microchip 的 ChipLink 开发工具加快产品上市

Microchip Technology Inc
数据中心解决方案业务部
主任产品营销工程师
Stephen Churchill

交付优质的最终市场产品不仅涉及正确选择元器件，还包括正确选择提供支持和工具以加快该产品上市的供应商。从项目最初启动到生态系统测试，再到最终产品发布及量产，在所有这些环节中配置、监视和诊断元器件的功能以及测试这些元器件之间的互操作性和性能费时又费力。选择合适的合作伙伴是获得成功的关键，这样的合作伙伴能够提供大量经过全面验证及互操作测试的元器件。但是能使您的最终市场产品满足独特产品要求的工具也同样重要。Microchip 的 ChipLink 工具是一款基于 Java 的多平台图形界面工具，可将您所用到的 Microchip 元器件整合在一起，以支持程序开发的所有阶段。

ChipLink 工具套件可通过一个玻璃平板界面进行管理，该工具套件支持 Microchip 数据中心解决方案系列的诸多产品，包括：[Switchtec™ PCIe®交换机](#)、[SmartROC](#) 及 [SmartIO](#) 控制器、[Adaptec® SmartRAID](#) 和 [SmartHBA](#) 阵列卡、[SAS 扩展器](#)、[Flashtec® NVMe™控制器](#) 和 [Smart 存储器控制器](#) 产品线。

ChipLink 凭借基于 GUI 的直观跨平台界面，辅助我们市场领先产品的功能，使您能够在早期开发中探索器件功能和测试配置设置，在预生产阶段验证测试和硬件特性，并在后期生产中执行取证调试功能。每个环节均提供即时视觉反馈。ChipLink 设计用于在您的系统中交互式地同时管理多个 Microchip 器件。

>>> 请观看视频：[Microchip ChipLink 先进工具平台简介](#) <<<

在 ChipLink 中，单击鼠标即可管理和识别配置问题、生成配置文件和检索最新文档，以及在 GUI 内访问取证眼图。与其他工具相比，ChipLink 已被证明可以大大减少启动时间。从原型到生



产，从实验室到现场，轻松、高效地完成配置、测试和调试。

ChipLink 特性:

- 允许一次连接到多个器件
- 完整的 PCIe 和 SAS 发送和接收控制，具有模拟发送调整和接收器系数，每个通道链路均衡
- 眼图捕获工具和切边工具，通过集成的 BER 浴缸曲线检查 SERDES 眼图张开度
- PCIe 分析器和可配置的堆栈错误计数器，用于快速调试事务层问题
- 全面的固件日志
- 用户创作的自动化脚本的宏接口，支持 Java、Python 和 TCL 语言
- 选项卡式工作区允许一次使用多个工具
- 长时间操作的进度指示，可以选择取消
- 用户友好、组织良好的直观控件
- 用于器件连接的许多选项

先进的可视化和管理工作使存储和计算拓扑易于设置和调整。使用 PAX Fabric Manager 设置 NVMe Fabric，或使用 SAS Topology Viewer 查看 SAS 存储网络。ChipLink 还能提供信号生成功能，并内置 PCIe 分析器。先进的工具包括 PRBS 生成器、TLP 生成器和分析器、有序集分析器和 LTSSM 监视器。

Microchip 的数据中心解决方案团队一直以来始终致力于研发和生产全面又直观的工具集，帮助您加快产品上市。诸多在全球市场占据领先地位的公司目前都在使用 ChipLink，并将其视为业界最佳的开发支持工具套件。

让我们的技术助力您不断创新吧！